



www.milandr.ru

ЗАО «ПКК Миландр»

Свидетельство об аттестации № СВС.01.423.0896.10 от 27.10.2010 г. до 27.10.2011 г.

ИНН\КПП: 7735040690\773501001 ОГРН: 1027739083921 ОКПО: 29234983
Юридический\Почтовый адрес: 124498, г. Москва, Зеленоград, проезд 4806, дом 6
Т е л е ф о н : (4 9 5) 9 8 1 - 5 4 - 3 3 , 6 0 1 - 9 5 - 4 5
Ф а к с : (4 9 5) 9 8 1 - 5 4 - 3 6

Исх. № 183/04-12 от 06.04.12 г.

На № _____ от _____ г.

Директору ГК ФОРМ

Елисейвой Н.П.

Отзыв о презентации FORMULA HF3

16 марта 2012 г. на презентации нового тестера высокочастотных СБИС FORMULA HF3 нам продемонстрировали функциональные и метрологические характеристики тестера, указанные в Описании типа, в т.ч. частота 200 МГц на канал на амплитуде до 8 В, длительность импульса – 1.65 нс, фронт 0.65 нс, а также высококачественное метрологическое обеспечение, программное обеспечение, оснастку и типовые тестовые решения разработки ФОРМ.

Были представлены:

- Измерения высокочастотного (60МГц) процессора ЦОС 1867ВЦ2 по ТУ НИИЭТ
- Уникальное тестовое решение для микропроцессоров транспортных билетов (RFID) в многопостовом режиме на пластине с «перестройкой на лету» тестовой последовательности и записью UID
- Измерения 200 МГц ПЛИС STRATIX-2 ALTERA для демонстрации возможностей тестера в предельных режимах – 200 МГц × 256 каналов × 64 М векторов

Были продемонстрированы возможности тестера по измерению ЗУ:

- Измерения ЗУ типа FLASH 1636PP2, выполненное по ТУ Миландр, в корпусах в режиме мультисайт – 4 позиции.
- Пользовательское ПО тестера, в частности, принципы разработки измерительных программ «7 шагов разработки ИП», развитый инструментарий тестера: Мастер измерительных программ (МИП) ГТП, Мастер измерительных программ АГТ на примере разработки и отладки ФК для ОЗУ серии 1645. При этом разработка теста функционального контроля для указанного ОЗУ с нуля заняла не более 10 минут.

Особое значение для разработчиков ЗУ имеет МИП АГТ, который систематизирует разработку измерительных программ для любого типа ЗУ. Применение МИП исключает повторные затраты времени на управление параметрами за счёт их однократного определения по группам, обеспечивает быструю и удобную навигацию в карте ошибок 64М, значительно сокращает время отладки за счёт эффективных встроенных инструментов – системного инспектора, логического анализатора, многоканального осциллографа, средств навигации карты ошибок.

В целом технические характеристики и программное обеспечение тестера достаточно хороши для решения большого круга задач при контроле параметров интегральных микросхем.

Презентация проведена на хорошем уровне.

Начальник сборочно-измерительного производства
ЗАО «ПКК МИЛАНДР»

В. Чешков